

```

###      ### ###      #####      #####
#####  ### ### ###      ###      ###      ###      ###
###  ###  ###  ###  ###      ###      ###      ###
###      ###  ###  ###      #####      ###  design
###      ###  ###  ###      ###  ###      ###  ###
###      ###  ###  ###      ###  ###      ###  ###
###      ###  ###      #####      ###      ###

```

## BOLLETTINO DEL CLUB UTENTI MICRO DESIGN

APRILE 1983

### PROGRAMMI CP/M COMPATIBILI

Tutti i programmi CP/M che non fanno riferimento allo hardware della macchina sono trasportabili senza alcuna modifica sul nostro micro. Alcuni prodotti commerciali hanno invece bisogno di adattamenti e siamo disponibili ad effettuarli per chi ne ha necessita'. Abbiamo gia' adattato per il nostro micro alcuni tra i piu' famosi ed utili programmi disponibili sul mercato:

- FORTRAN** -Compilatore- Il piu' noto ed usato linguaggio per applicazioni scientifiche
- PL/M** -Compilatore- Un potente linguaggio per micro, adatto per la gestione dell'INGRESSO/USCITA di dati
- MBASIC** -Interprete - Un BASIC molto potente e molto noto
- BASCOM** -Compilatore- Completamente compatibile con il precedente interprete
- CBASIC** -Compilatore- Un altro BASIC molto noto ed usato, non e' un "FULL-COMPILER", ma genera un codice intermedio che viene interpretato molto velocemente. E' molto efficiente
- LISP** - Manipolatore di stringhe molto attuale e divertente
- MACRO 80** - Macro-assemblatore che genera codice rilocabile, in linguaggio Z 80 oppure 8080
- MAC** - Macro-assemblatore che genera codice in linguaggio 8080, ma assembla anche le istruzioni Z 80
- DISINTEL** - Disassemblatore che permette di riottenere dal linguaggio macchina il mnemonico in codice 8080
- DISZILOG** - Disassemblatore che permette di riottenere dal linguaggio macchina il mnemonico in codice Z 80
- WORD MASTER** - Potente WORD-PROCESSOR orientato allo schermo e particolarmente adatto ad essere utilizzato come EDITOR
- WORD STAR** - Il piu' noto ed il piu' potente WORD PROCESSOR orientato alla scrittura di testi
- MAILMERGE** - Complemento al precedente, dedicato alla gestione delle lettere, permette di ottenere circolari "personalizzate"
- DATA STAR** - Un DATA-BASE orientato alla gestione dei moduli di ogni genere (BOLLE, FATTURE, ecc.) con manipolazione automatica dei dati e dei files (indirizzari, elenco clienti)
- ZSID** - Debugger simbolico in linguaggio Z 80, lavora con il codice generato dal MAC
- ZDT** - Debugger come il DDT, ma in linguaggio Z 80
- Gli adattamenti dei programmi, linguaggi, utilities elencati sopra sono disponibili a modico prezzo presso la MICRO design**

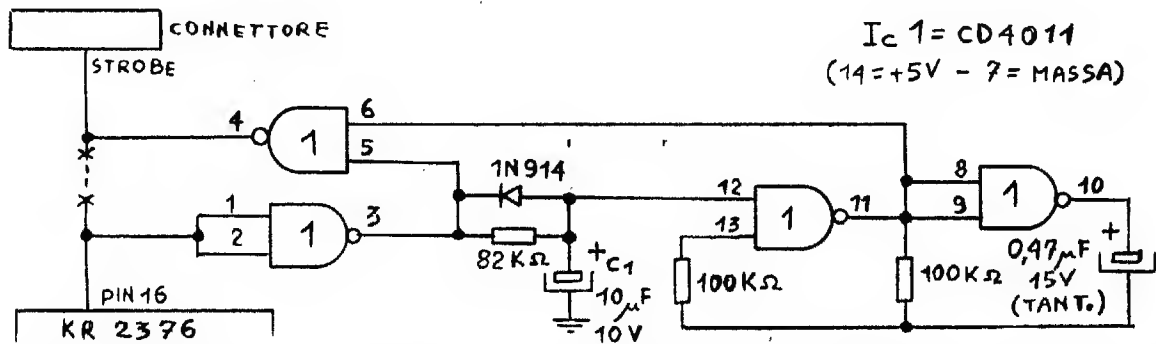
## REALIZZIAMO L'AUTO-REPEAT SULLA TASTIERA ALFANUMERICA

Abbiamo ricevuto da due soci, i Sigg. Vairo RAISOLDI e Pino BARBERIO (almeno così ci sembra di capire dalla firma) due schemi che consentono di realizzare la ripetizione automatica di un carattere mantenendo premuto il tasto relativo.

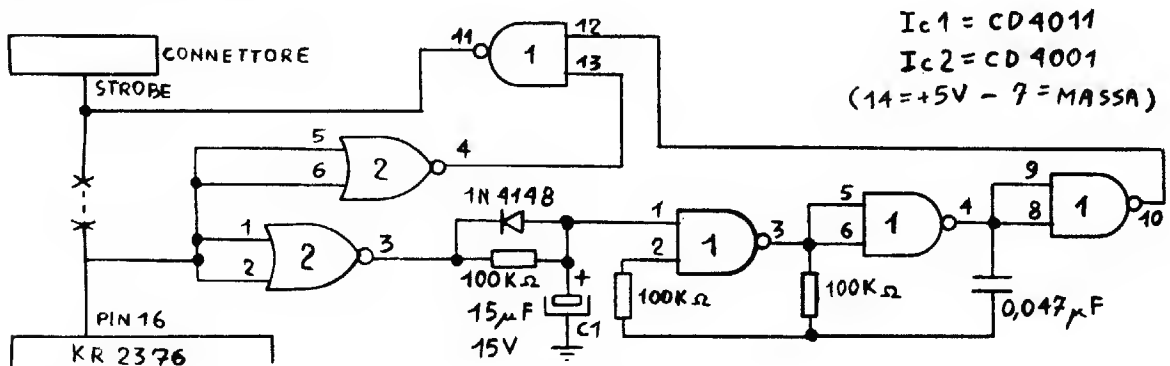
In entrambi i casi la ripetizione inizia se si è mantenuto premuto il tasto per più di un intervallo determinato (circa 2 secondi) e cessa al rilascio del tasto stesso.

Il primo schema è quello inviato dal sig. BARBERIO ed utilizza un solo integrato aggiuntivo: un CD4011 (NAND C-MOS).

Lo schema è ridotto all'osso e presenta il difetto, comunicato dal Sig. BARBERIO, di generare, rarissimamente, due caratteri al rilascio del tasto, al posto di uno solo. Per eliminare il difetto sarebbe opportuno l'uso di un secondo integrato, che però rimarrebbe inutilizzato per la maggior parte. Il Sig. BARBERIO ci ha comunicato che stava lavorando alla messa a punto di un "BEEPER" che avrebbe potuto utilizzare la restante parte dell'integrato, ma al momento di andare in macchina non abbiamo ancora ricevuto nulla. Eccovi lo schema del Sig. BARBERIO:



Ed eccovi lo schema del Sig. RISOLDI che sfrutta invece due integrati e non dovrebbe quindi presentare l'inconveniente dello schema precedente.



Per eventuali precisazioni sul secondo schema potrete rivolgervi al Sig. Vairo RISOLDI-Via MARZABOTTO 71- TERNI.

In entrambi gli schemi il condensatore che regola l'intervallo dopo il quale inizia la ripetizione è C1, che pertanto potrà essere aggiustato secondo le esigenze del digitatore.

**N.B. - A proposito di quanto è successo per il Sig. BARBERIO, vi preghiamo di aggiungere sempre a stampatello il vostro nome ed indirizzo nel materiale che ci inviate, perché la segretaria distrugge le buste e spesso ci troviamo in mano lettere di cui è possibile desumere l'autore solamente da una firma non molto ben leggibile**

F14E F5	;			F1B5 D3D7		DUT	OD7H
F14F CD5DF1	CDMOU:	PUSH	PSW	F1B7 3A4E00		LDA	CDNFIS
F152 F1		CALL	CDMCD			BIT	5,A
F153 324300		PDP	PSW	F1BA+CB6F		DB	OCBH,5*8+A+40H
F156 D3D0		STA	CDMAND	F1BC 3E17		MVI	A,17H
F158 E3		DUT	ODOH			JRZ	MINI
F159 E3		XTHL		F1BE+2802		DB	28H,MINI-\$-1
F15A E3		XTHL		F1C0 3E16		MVI	A,16H
F15B E3		XTHL		F1C2 CD4EF1	MINI:	CALL	CDMOU
F15C C9		RET		F1C5 CD5DF1		CALL	CDMCD
				F1C8 E618		ANI	18H
						JRZ	DKSE
				F1CA+280B		DB	28H,DKSE-\$-1
F15D DBD0	CDMCD:	IN	ODOH	F1CC CD67F1		CALL	HOME
F15F 324400		STA	STATUS			JRNZ	NDSEEK
		8IT	0,A	F1CF+200B		DB	20H,NDSEEK-\$-1
F162+CB47		DB	OCBH,0*8+A+40H			DJNZ	FIT1
		JRNZ	CDMCD	F1D1+10DA		DB	10H,FIT1-\$-1
F164+20F7		DB	20H,CDMCD-\$-1	F1D3 3E83	ERDC:	MVI	A,083H
F166 C9		RET				JR	NOSEEK
				F1D5+1805		DB	18H,NDSEEK-\$-1
				F1D7 F5	DKSE:	PUSH	PSW
				F1D8 DBD1		IN	OD1H
				F1DA 77		MDV	M,A
				F1DB F1		PDP	PSW
				F1DC C1	NDSEEK:	PDP	B
F167 C5	HDME:	PUSH	B			BIT	7,A
F168 0603		MVI	B,3	F1DD+CB7F		DB	OCBH,7*8+A+40H
F16A 3A4E00	RIH:	LDA	CDNFIS	F1DF C9		RET	
		BIT	5,A				
F16D+CB6F		DB	OCBH,5*8+A+40H				
F16F 3E07		MVI	A,07H	F1E0 F5	FISED:	PUSH	PSW
		JRZ	MIN	F1E1 C5		PUSH	B
F171+2802		DB	28H,MIN-\$-1	F1E2 3A4000		LDA	DISKNO
F173 3E06		MVI	A,6	F1E5 3C		INR	A
F175 CD4EF1	MIN:	CALL	CDMOU	F1E6 47		MOV	B,A
F178 CD5DF1		CALL	COMCD	F1E7 AF		XRA	A
F17B E618		ANI	18H	F1E8 37		STC	
		JRZ	ESH	F1E9 17	FIS11:	RAL	
F17D+2806		DB	28H,ESH-\$-1			DJNZ	FIS11
		DJNZ	RIH	F1EA+10FD		DB	10H,FIS11-\$-1
F17F+10E9		DB	10H,RIH-\$-1	F1EC D3D6		OUT	OD6H
F181 3E82		MVI	A,082H	F1EE 324E00		STA	CONFIS
		JR	NOSEEK	F1F1 C1	VAB:	POP	B
F183+1857		DB	18H,NOSEEK-\$-1	F1F2 F1		PDP	PSW
F185 CD8AF1	ESH:	CALL	CALTRA	F1F3 C9		RET	
		JR	DKSE				
F188+184D		DB	18H,DKSE-\$-1	F1F4 3A4700	READ:	LDA	FLAG
						SETB	0,A
				F1F7+CBC7		DB	OCBH,0*8+A+0C0H
F18A 214A00	CALTRA:	LXI	H,TRO			JR	RW
F18D 3A4000		LDA	DISKNO	F1F9+1805		DB	18H,RW-\$-1
F190 85		ADD	L	F1FB 3A4700	WRITE:	LDA	FLAG
F191 6F		MOV	L,A			RES	0,A
F192 3A4E00		LDA	CONFIS	F1FE+CB87		DB	OCBH,0*8+A+80H
		BIT	4,A	F200 324700	RW:	STA	FLAG
F195+CB67		DB	OCBH,4*8+A+40H	F203 CD9AF1	RIHDP:	CALL	FISTS
F197 C8		RZ				JRNZ	VABE
F198 2B		DCX	H	F206+203B		MVI	B,RIPRDVE
F199 C9		RET		F208 2A4500	RIP:	DB	20H,VABE-\$-1
				F20E C5		LHLD	DMAAD
				F20C 01D380		PUSH	B
				F20F 3A4700		LXI	B,80D3H
						LDA	FLAG
F19A C5	FISTS:	PUSH	B	F212+CB47		BIT	0,A
F19B 0603		MVI	B,3			DB	OCBH,0*8+A+40H
F19D CD8AF1		CALL	CALTRA	F214+2809		JRZ	WWW
F1A0 7E		MDV	A,M	F216 3E88	RRR:	DB	28H,WWW-\$-1
F1A1 FEFF		CPI	OFFH	F218 CD4EF1		MVI	A,088H
		JRNZ	FIT22			CALL	CDMOU
F1A3+2006		DB	20H,FIT22-\$-1	F21B+EDB2		INIR	
F1A5 CD67F1		CALL	HDME			DB	0EDH,082H
		JRNZ	NDSEEK	F21D+1807		JR	FIX
F1A8+2032		DB	20H,NDSEEK-\$-1	F21F 3EA8	WWW:	DB	18H,FIX-\$-1
F1AA AF		XRA	A	F221 CD4EF1		MVI	A,00A8H
F1AB D3D1	FIT22:	OUT	OD1H			CALL	COMOU
	FIT1:			F224+EDB3		DUTIR	
F1AD 3A4200		LDA	SECTDR	F226 CD5DF1	FIX:	DB	0EDH,083H
F1B0 D3D2		DUT	OD2H	F229 C1		CALL	COMCD
F1B2 3A4100		LDA	TRACK			PDP	B

F22A E61F	ANI	1FH	0020 =	LLDCX:	EQU	20H
F22C+2815	JRZ	VABE				
	DB	28H,VABE-\$-1	0009 =	AFLOC:	EQU	9
F22E+10D8	DJNZ	RIP	000E =	BFLOC:	EQU	11
F230 3A4700	DB	10H,RIP-\$-1	000A =	CPLOC:	EQU	10
	LDA	FLAG	000D =	DFLOC:	EQU	13
F233+CB7F	BIT	7,A	000C =	EPLOC:	EQU	12
	DB	0CBH,7*8+A+40H	000B =	FPLOC:	EQU	8
F235+200C	JRNZ	VABE	000F =	HPLOC:	EQU	15
	DB	20H,VABE-\$-1	000E =	LPLOC:	EQU	14
F237+CBFF	SETB	7,A	0007 =	XLDC:	EQU	7
F239 324700	DB	0CBH,7*8+A+0C0H	0005 =	YLOC:	EQU	5
F23C CD67F1	STA	FLAG	0002 =	RLDC:	EQU	2
	CALL	HDME	0003 =	ILDC:	EQU	3
	JRNZ	VABE				
F23F+2002	DB	20H,VABE-\$-1	F281 0DF4	TBL:	DW	QPRT
	JR	RIHOP	F283 EFF0		DW	BOOT
F241+18C0	DB	18H,RIHOP-\$-1	F285 0DF4		DW	QPRT
F243 F5	VABE:	PUSH	F287 67F4		DW	DISP
F244 AF	XRA	A	F289 00C0		DW	0C000H
F245 D3D6	OUT	0D6H	F28B 40F4		DW	FILL
F247 F1	PDP	PSW	F28D 88F4		DW	GDTD
F248 C9	RET		F28F 47F7		DW	HEXN
			F291 0BF5		DW	INPT
E800 =	FIRAM	EQU	F293 CBF2		DW	J32
		0E800H	F295 00F0		DW	0F000H
			F297 49F2		DW	CDEL
F249 3A4700	CDEL:	LDA	F299 18F5		DW	MDVE
		FLAG	F29B 0DF4		DW	QPRT
		0,A	F29D 10F5		DW	DUPT
F24C+CBC7	DB	0CBH,0*8+A+0C0H	F29F F0F2		DW	PRINT
	JR	RW1	F2A1 FAF2		DW	QUIT
F24E+1805	DB	18H,RW1-\$-1	F2A3 50F2		DW	CDES
F250 3A4700	COES:	LDA	F2A5 22F5		DW	SUBS
		FLAG	F2A7 4AF5		DW	MTEST
		0,A	F2A9 0DF4		DW	QPRT
F253+CB87	DB	0CBH,0*8+A+80H	F2AB 4CF4		DW	CDMP
F255 324700	RW1:	STA	F2AD 0DF4		DW	QPRT
F258 0604	MVI	B,4	F2AF A7F5		DW	XMNE
F25A CDEEF3	CALL	EXPR	F2B1 B5F2		DW	YJVAR
F25D C1	POP	B	F2B3 F1F7		DW	BYE
F25E CD44F1	CALL	SETOMA				
F261 C1	PDP	B				
F262 CD3FF1	CALL	SETSEC	F285 CD07F3	YJVAR:	CALL	INI1
F265 C1	PDP	B	F28B C313F4		JMP	WINIT
F266 CD3AF1	CALL	SETTRK				
F269 C1	POP	B				
F26A 79	MOV	A,C				
F26B 324E00	STA	CONFIS	F28B 7E20500C1AINTA32:	DB	7EH,20H,50H,0CH,1AH,00,10H,15H	
F26E D3D6	OUT	0D6H	F2C3 00082B0B04	DB	0,0BH,2BH,0BH,04H,0,0,0	
F270 AF	XRA	A				
F271 324000	STA	DISKND	F2CB 2100EC	J32:	LXI	H,0EC00H
F274 2F	CMA		F2CE 224800		SHLD	PUNT
F275 324A00	STA	TRO	F2D1 3620		MVI	H,20H
F278 CD03F2	CALL	RIHOP	F2D3 1101EC		LXI	D,0ECC01H
F27B C20DF4	JNZ	LER	F2D6 010002		LXI	B,200H
F27E C313F4	JMP	WINIT			LDIR	
	JSTA:		F2D9+EDB0		DB	0EDH,0B0H
			F2DB 214700		LXI	H,FLAG
					SETB	2,H
	MOSS:		F2DE+CB06		DB	0CBH,2*8+M+0C0H
0000 =	WSVEC:	EQU	F2E0 218BF2		LXI	H,INTA32
0002 =	NBKPTS:	EQU	F2E3 11F0EF		LXI	D,RAMVI
0013 =	CTRLS:	EQU	F2E6 011000		LXI	B,10H
000D =	CR:	EQU			LDIR	
000A =	LF:	EQU	F2E9+EDB0		DB	0EDH,0B0H
000C =	FMFD:	EQU	F2EB CD07F3		CALL	INI1
0007 =	BELL:	EQU			JR	WQUI
					DB	18H,WQUI-\$-1
0006 =	SPSV:	EQU	F2EE+1812			
		6				
0015 =	ALDC:	EQU	F2F0 3A4700	PRINT:	LDA	FLAG
0013 =	BLDC:	EQU			SETB	4,A
0012 =	CLDC:	EQU	F2F3+CBE7		DB	0CBH,4*8+A+0C0H
0011 =	DLDC:	EQU	F2F5 324700		STA	FLAG
0010 =	ELDC:	EQU			JR	WQUI
0014 =	FLDC:	EQU	F2F8+1808		DB	18H,WQUI-\$-1
0031 =	HLDC:	EQU	F2FA 3A4700	QUIT:	LDA	FLAG
0030 =	LLDC:	EQU			RES	4,A
0034 =	PLDC:	EQU	F2FD+C8A7		DB	0CBH,4*8+A+80H
0017 =	SLDC:	EQU	F2FF 324700		STA	FLAG
0035 =	TLDC:	EQU	F302+C313F4	WQUI:	JMP	WINIT
0025 =	TLOCX:	EQU	EFF0 =	RAMVI	EQU	0EFF0H ; AREA VIDED PER TABELLA 1

```

F305 54F3      ; SPINI1: DW      RITINI ; RITORNO DALLA CHIAMATA A INI1 PRIMA
                ; DI AVER SETTATO LD STACK.
;
F307 0600     INI1:  MVI      B,0
F309 21F0EF   INVID:  LXI      H,RAMVI
F30C 78       MDV      A,B
F30D D3E8     OUT      0E8H
F30F 7E       MDV      A,M
F310 D3E9     DUT      0E9H
F312 23       INX      H
F313 04       INR      B
                BIT      4,B
F314+CB60     DB      0CBH,4*8+B+40H
                JRZ      INVID
F316+28F4     DB      28H,INVID-$-1
F318 C9       RET
;
F319 7E50650C1AINTAB: DB 7EH,50H,65H,0CH,1AH,0,18H,18H
F321 000B2E0B00; DB 0,0BH,2EH,0BH,0,0,0,0
;
F329 D8D6     BEGIN:  IN      0D6H
F32B 00       NOP
F32C 00       NDP
F32D 00       NDP
F32E 00       NDP
F32F 00       NDP
F330 00       NDP
F331 DBEA     IN      0EAH
F333 3EF0     MVI      A,0F0H
F335 2100E8   LXI      H,0E800H
F338 224800   SHLD    M,20H
F33B 3620     RIBLA:  MVI      M,20H
F33D 23       INX      H
F33E BC       CMP      H
                JRNZ    RIBLA
F33F+20FA     DB      20H,RIBLA-$-1
F341 2119F3   LXI      H,INTAB
F344 11F0EF   LXI      D,RAMVI
F347 011000   LXI      B,10H
                LDIR
F34A+EDB0     DB      0EDH,0B0H
F34C 3105F3   LXI      SP,SPINI1
F34F 2119F3   LXI      H,INTAB
                JR      INVID
F352+18BB     DB      18H,INVID-$-1
F354 21FFFF   RITINI: LXI      H,0FFFFH
F357 224A00   SHLD    TRO
F35A 224C00   SHLD    TRO+2
F35D AF       XRA      A
F35E 324700   STA     FLAG
F361 D303     OUT     3
F363 D307     DUT     7
F365 2F       CMA
F366 D303     DUT     3
F368 D307     OUT     7
F36A 3EC3     MVI     A,0C3H
F36C 320800   STA     8 ; PER BREAKPOINT
F36F 326600   STA     66H
F372 2100F0   LXI     H,0F000H
F375 226700   SHLD   67H
F378 2100E0   LXI     H,0E000H
F37B BE       CMP     M
                JRZ     INIT
F37C+280A     DB      28H,INIT-$-1
F37E 3EEC     MVI     A,0ECH
F380 324900   STA     PUNT+1
F383 214700   LXI     H,FLAG
                SETB   2,M
F386+CB60     DB      0CBH,2*8+M+0C0H
;
F388 31B2F3   INIT:   LXI     SP,FAKE-2
F38B 3E00     MVI     A,0
F38C          ORG     $-1
;
F38C C5       MEMSZ:  PUSH    B
F38D 0100E8   LXI     B,FIRAM
F390 21FFFF   LXI     H,-1
F393 24       MEMSZ1: INR     H
;
F394 7E       MOV     A,M
F395 2F       CMA
F396 77       MOV     M,A
F397 BE       CMP     H
F398 2F       CMA
F399 77       MDV     M,A
                JRNZ    MEMSZ2
F39A+2004     DB      20H,MEMSZ2-$-1
F39C 7C       MDV     A,H
F39D B8       CMP     B
                JRNZ    MEMSZ1
F39E+20F3     DB      20H,MEMSZ1-$-1
F3A0 25       MEMSZ2: DCR     H
F3A1 01DEFF   LXI     B,EXIT-ENDX-3*NBKPT
F3A4 09       DAD     B
F3A5 C1       POP     B
F3A6 C9       RET
;
F3A7 E5       MEMCK:  PUSH    H
F3A8 CD8CF3   CALL   MEMSZ
F3AB 7D       MOV     A,L
F3AC D63C     SUI     60
                JRNC   MEMCKO
F3AE+3001     DB      30H,MEMCKO-$-1
F3B0 25       DCR     H
F3B1 44       MEMCKO: MDV     B,H
F3B2 E1       PDP     H
F3B3 C9       RET
FAKE:        DW      FAKE+2
F3B6 F9       SPHL
F3B7 1102F7   LXI     D,EXIT
F3BA EB       XCHG
F3BB 011000   LXI     B,ENDX-EXIT
                LDIR
F3BE+EDB0     DB      0EDH,0B0H
F3C0 010600   LXI     B,3*NBKPTS
F3C3 05       PUSH    D
F3C4 E1       POP     H
F3C5 2B       DCX     H
                LDIR
F3C6+EDB0     DB      0EDH,0B0H
F3C8 21EBFF   LXI     H,-24
F3CB 39       DAD     SP
F3CC E5       PUSH    H
F3CD 23       INX     H
F3CE 23       INX     H
F3CF 220600   SHLD   SPSV
F3D2 160A     MVI     D,10
F3D4 C5       INIT2:  PUSH    B
F3D5          DCR     D
                JRNZ   INIT2
F3D8 20FC     DB      20H,INIT2-$-1
F3DB CDA7F7   CALL   RTS
F3DE 2120F7   LXI     H,LDGMSG
                CALL   PRTWD
                JR      WINIT
F3E1+1830     DB      18H,WINIT-$-1
;
F3E3 0601     EXF:   MVI     B,1
F3E5 210000   LXI     H,0
                JR      EX1
F3E8+180A     DB      18H,EX1-$-1
;
F3EA+2021     EX3:   JRNZ    QPRT
F3EC 05       DB      20H,QPRT-$-1
F3ED C8       EXPR1: DCR     B
                RZ
F3EE 210000   EXPR:  LXI     H,0
F3F1 CD38F6   EX0:   CALL   ECHD
F3F4 4F       EX1:   MOV     C,A
F3F5 CD6DF6   CALL   NIBBLE
                JRC     EX2
F3F8+3808     DB      38H,EX2-$-1
F3FA 29       DAD     H
F3FB 29       DAD     H
F3FC 29       DAD     H
F3FD 29       DAD     H
F3FE 85       DRA     L
F3FF 6F       MDV     L,A
                JR      EX0

```

F400+18EF		DB	18H,EX0-\$-1	F47B CD75F7	CALL	BLK
F402 E3	EX2:	XTHL		F47E 7D	MOV	A,L
F403 E5		PUSH	H	F47F E60F	ANI	OFH
F404 79		MOV	A,C		JRNZ	DIS2
F405 CD80F6		CALL	P2C	F481+20EF	DB	20H,DIS2-\$-1
F40B+30E0		JRNC	EX3	F483 E1	POP	H
		DB	30H,EX3-\$-1	F484 7D	MOV	A,L
F40A+1001		DJNZ	QPRT	F485 E60F	ANI	OFH
F40C C9		DB	10H,QPRT-\$-1	F487 CD80F4	CALL	TRPL2
		RET		F48A 7E	MOV	A,M
				F48B E67F	ANI	7FH
				F48D 4F	MOV	C,A
				F48E FE20	CPI	' '
F40D 211FF7	LER:			F490+3804	JRC	DISS
F410 CDA8F7	QPRT:	LXI	H,QMSG	F492 FE7E	DB	38H,DISS-\$-1
		CALL	PRTWA		CPI	7EH
					JRC	DIS6
F413 2A0600	WINIT:	LHLD	SFSV	F494+3802	DB	38H,DIS6-\$-1
F416 F9		SPHL		F496 0E2E	MVI	C,' '
F417 2113F4	WINITA:	LXI	H,WINIT	F498 CD77F7	CALL	C000
F41A E5		PUSH	H	F498 CD59F6	CALL	HILOX
F41B 220100		SHLD	WSVEC+1	F49E 7D	MOV	A,L
F41E 3EC3		MVI	A,0C3H	F49F E60F	ANI	OFH
F420 320000		STA	WSVEC		JRNZ	DIS4
F423 CDBFF7		CALL	CRLF	F4A1+20E7	DB	20H,DIS4-\$-1
F426 CD35F6		CALL	DECHO		JR	DIS1
F429 D641		SUI	'A'	F4A3+18C5	DB	18H,DIS1-\$-1
		JRC	QPRT	F4A5 93	SUB	E
F42B+38E0		DB	38H,QPRT-\$-1	F4A6 CDABF4	CALL	TRPLSP
F42D FE1A		CPI	'Z'-'A'+1		JR	DIS3
		JRNC	QPRT	F4A9+18D8	DB	18H,DIS3-\$-1
F42F+30DC		DB	30H,QPRT-\$-1	F4AB E60F	TRPLSP:	ANI
F431 87		ADD	A	F4AD 47	MOV	E,A
F432 5F		MOV	E,A	F4AE 87	ADD	A
F433 1600		MVI	D,0	F4AF 80	ADD	E
F435 0602		MVI	B,2	F4B0 47	TRPL2:	MOV
F437 2181F2		LXI	H,TGL	F4B1 04	TRPL1:	INR
F43A 19		DAD	D	F4B2 CD75F7	CALL	BLK
F43B 7E		MOV	A,M		DJNZ	TRPL1
F43C 23		INX	H	F4B5+10FB	DB	10H,TRPL1-\$-1
F43D 66		MOV	H,M	F4B7 C9	RET	
F43E 6F		MOV	L,A			
F43F E9		PCHL				
F440 CD43F6	FILL:	CALL	EXPR3	F48B CD7DF6	GOTO:	CALL
F443 71	FIO:	MOV	M,C			JRC
F444 CD4CF6		CALL	HILO	F48B+3837		DB
		JRNC	FIO			JRZ
F447+30FA		DB	30H,FIO-\$-1	F48D+2810		DB
F449 D1		POP	D	F48F CDE3F3		CALL
		JR	WINIT	F4C2 D1		POP
F44A+18C7		DB	18H,WINIT-\$-1	F4C3 213400		LXI
				F4C6 39		DAD
				F4C7 72		MOV
F44C CD43F6	COMP:	CALL	EXPR3	F4C8 2B		DCX
F44F 0A	CMPA:	LDAX	B	F4C9 73		MOV
F450 C5		PUSH	B	F4CA 79		MOV
F451 46		MOV	B,M	F4CB FE0D		CPI
F452 B8		CMP	B			JRZ
		JRZ	CMPE	F4CD+2825		DB
F453+280C		DB	28H,CMPE-\$-1	F4CF 0602	G00:	MVI
F455 F5		PUSH	PSW	F4D1 213500		LXI
F456 CD72F7		CALL	LADR8	F4D4 39	G01:	DAD
F459 78		MOV	A,B	F4D5 C5		PUSH
F45A CD68F7		CALL	DASH1	F4D6 E5		PUSH
F45D F1		POP	PSW	F4D7 0602		MVI
F45E CD5DF7		CALL	HEX1	F4D9 CDEC3		CALL
F461 C1	CMPE:	POP	B	F4DC D1		POP
F462 CD58F6		CALL	HILOXB	F4DD E1		POP
		JR	CMPE	F4DE 7A		MOV
F465+18E8		DB	18H,CMPE-\$-1	F4DF B3		ORA
						JRZ
F467 CDBAF7	DISP:	CALL	EXLF	F4E0+280A		DB
F46A CD72F7	DIS1:	CALL	LADR8	F4E2 73		MOV
F46D 7D		MOV	A,L	F4E3 23		INX
F46E CDABF4		CALL	TRPLSP	F4E4 72		MOV
F471 E5		PUSH	H	F4E5 23		INX
F472 7E	DIS2:	MOV	A,M	F4E6 1A		LDAX
F473 CD5DF7		CALL	HEX1	F4E7 77		MOV
F476 CD4CF6		CALL	HILO	F4E8 23		INX
		JRC	DIS7	F4E9 3ECF		MVI
F479+382A		DB	38H,DIS7-\$-1	F4EB 12		STAX
						D

## ERRATA CORRIGE

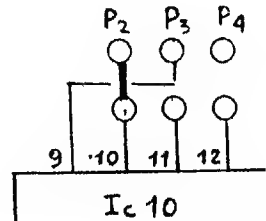
Nel numero del bollettino di Novembre 1982, nel pezzo dal titolo:

### ANCORA A PROPOSITO DELLA MEMORIA DINAMICA

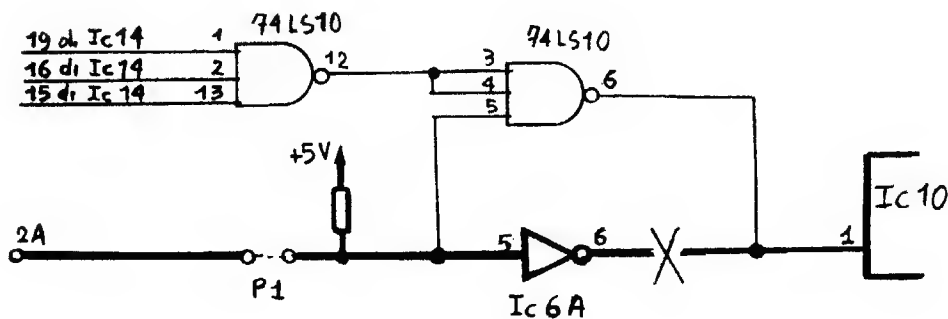
e' presente un errore nel diagramma di ponticellatura della seconda scheda di memoria dinamica, infatti il ponticello P2 non va collegato al piedino 12 di Ic 10, bensì al 10 dello stesso integrato. Tale errore e' dovuto ad una nostra distrazione: ci siamo dimenticati che nella serigrafia i ponticelli sono invertiti rispetto allo schema elettrico. Lo schema inviatoci dal Sig. Mosca, era invece corretto e quindi l'errore e' imputabile solo a noi.

Lo stesso Sig. Mosca ci aveva però, in una lettera successiva, cortesemente segnalato che alcuni suoi amici, pur avendo eseguito la modifica corretta, avevano talvolta riscontrato dei malfunzionamenti. Lo stesso ci era stato segnalato da altri soci.

In seguito a quanto sopra abbiamo rielaborato la modifica alla scheda di RAM dinamica e abbiamo provato a lungo la scheda così rielaborata senza riscontrare alcun inconveniente. Vi proponiamo pertanto lo schema sotto riportato, sperando che questo possa risolvere i vostri problemi.



PONTICELLATURA 2<sup>a</sup> SCHEDA



IN GRASSETTO - CIRCUITO PREESISTENTE

N.B. La presente modifica deve essere eseguita al posto di quella presentata sul numero di Novembre 1982

### SECONDA CORREZIONE

Sullo schema elettrico della sonda logica presentata sul numero di Novembre 1982, per un errore del disegnatore, tutti i diodi LED sono disegnati con polarità invertita.

TERZA CORREZIONE

Nelle prime schede video che abbiamo fornito c' e' un errore nella EPROM di gestione, infatti utilizzando la funzione di "capital lock" cioe' la trasformazione in maiuscolo delle lettere da a fino a z si verifica l'inconveniente che la lettera z non viene trasformata in maiuscolo.

Per eliminare tale inconveniente e' necessario riprogrammare la EPROM suddetta sostituendo all'indirizzo E08B

nuovo valore 7B valore precedente 7A

Utilizzando il programmatore di EPROM di N. E. con le modifiche da noi consigliate e con il programma fornito da noi, le operazioni da fare saranno le seguenti:

- 1) Montare la EPROM della scheda CVP 001 sullo zoccolo TEXTTOOL
2) Dare il comando T2000
3) Dare il comando S208B<spazio> battere 7B <return>
4) Montare una EPROM vergine sullo zoccolo TEXTTOOL
5) Dare il comando P2000

-----
MITTENTE
MICRO design
Via Rostan 1
16155 Genova
S T A M P E
-----

\*\*\*\*\*
\* Tagliando di iscrizione al club utenti \*
\*
\* Cognome.....Nome.....\*
\*
\* Via.....\*
\*
\* C.A.P.....Citta'.....\*
\*
\* Provincia.....Telefono...../\*
\*
\* Configurazione micro.....\*
\*
\* .....\*
\*\*\*\*\*